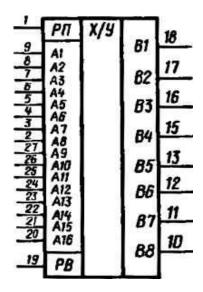
## **KP556PT2**

Микросхема представляет собой программируемую логическую матрицу (16х48х8) емкостью 512 бит с тремя состояниями на выходе. Программируется электрическим полем и может быть запрограммирована самим заказчиком. Содержит 6150 интегральных элементов. Корпус типа 2121.28-1, масса не более 4,8 г.



Условное графическое обозначение КР556РТ2

Назначение выводов: 1 - вход разрешения программирования; 2-9, 20-27 - входы A1...A16; 10-13, 15-18 - выходы B1...B8; 14 - общий; 19 - вход разрешения выборки PB; 28 - напряжение питания.

## Электрические параметры

Номинальное напряжение питания	.5 B ± 5%
Выходное напряжение низкого уровня	.≤0,5 B
Выходное напряжение высокого уровня	.≥2,4 B
Ток потребления	.≤170 mA
Входной ток низкого уровня	.≤ -0,25  <b>MA</b>
Входной ток высокого уровня	.≤ 40 MKA
Выходной ток высокого уровня в состоянии «выключено»	.≤ 100 мкА
Выходной ток низкого уровня в состоянии «выключено»	.≤ -100  MKA
Потребляемая мощность	.≤900 мВт
Время выборки разрешения	.≤ 30 нс
Время выборки адреса	.≤70 HC
Время выборки хранения	.≤ 30 нс
Коэффициент программируемости (до 1000 шт)	.≥0,5